

(11)特許出願公開番号

特開平10-242999

(43)公開日 平成10年(1998)9月11日

(51) Int.Cl.⁸

識別記号

FI

H04L 12/28

H04L 11/20

G

H04Q 3/00

H04Q 3/00

審査請求 未請求 請求項の数2 OL (全 13 頁)

(21)出願番号 特願平9-172616

(22)出願日 平成9年(1997)6月27日

(31)優先権主張番号 020644

(32)優先日 1996年6月27日

(33)優先權主張国 米国 (US)

(31)優先権主張番号 8 7 2 3 2 7

(32)優先日 1997年6月10日

(33)優先權主張国 米国 (US)

(71)出願人 590000798

ゼロックス コーポレーション

XEROX CORPORATION

アメリカ合衆国 ニューヨーク州 14644

ロチェスター ゼロックス スクエア

(番地なし)

(72)発明者 ジョセフ ピー、ライルズ

アメリカ合衆国 94043 カリフォルニア

州 マウンテン ビュー ローラ レーン

2403

(74)代理人 弁理士 中島 淳 (外1名)

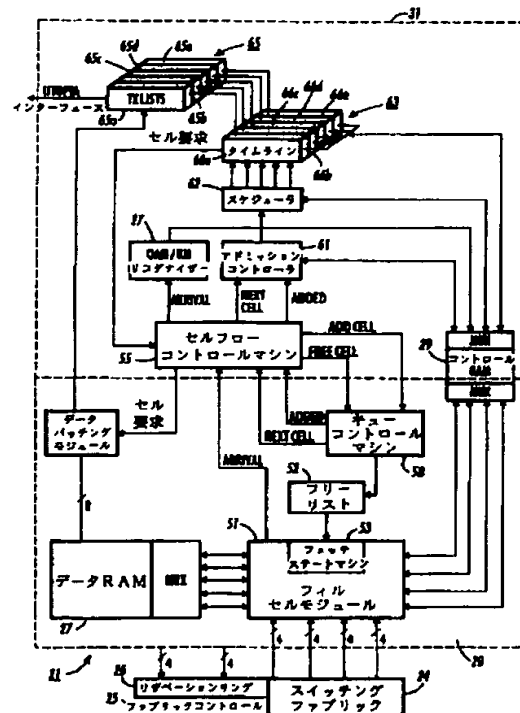
最終頁に続く

(54) 【発明の名称】 トラフィック成形装置

(57) 【要約】 (修正有)

【課題】 名目上相違する一定周波数のフロー間での多重化ポイントにおける伝送の衝突を解消する。

【解決手段】 パケット交換通信システムにおいて、時分割多重された複数の一定ビットレートフローからなるパケットに、共用のリソースに連続的にアクセスすることを許可するトラフィック成形装置であって、それぞれの待ち行列の中のアクティブフローの未決のパケットを組織するキューイングメカニズムを含み、それぞれの待ち行列は待ち行列の順番の先頭に最も古い未決のパケットを有し、キューイングメカニズムに結合し、それぞれのフローの最も古い未決のパケットを、選択された時間に提供するようにスケジュールするためのスケジューリングメカニズムを含み、比較的高い及び比較的低いコントラクト上特定されたパケット出力レートを有するフローのパケットの間でのあらゆるスケジューリングの衝突を解消する。



【特許請求の範囲】

【請求項1】 パケット交換通信システムにおいて、時分割多重された複数の一定ビットレートフローからなるパケットに、それぞれのフローのための個々のネットワークトラフィックコントラクトに実質的に従って連続的なタイムスロットの間前記システムの共用のリソースに連続的にアクセスすることを許可するトラフィック成形装置であって、

それぞれの待ち行列の中のアクティブフローの未決のパケットを組織するキューイングメカニズムを含み、それぞれの待ち行列は待ち行列の順番の先頭に最も古い未決のパケットを有し、

前記キューイングメカニズムに結合し、それぞれのフローの最も古い未決のパケットを、このようなフローのための各ネットワークトラフィックコントラクトに従って選択された時間に提供するようにスケジュールするためのスケジュールリングメカニズムを含み、前記スケジュールリングメカニズムは、比較的高い及び比較的低いコントラクト上特定されたパケット出力レートを有するフローのパケットの間でのあらゆるスケジュールリングの衝突をそれぞれ前記高い出力レートフローのパケットを先に提供して優先的に解消することにより前記アクティブフローのパケットに連続的提供スケジュールを課す一方、このような衝突の解消によって生じた遅延を低出力レートフローに優先的に分配するための規定をそれぞれ含み、及び、

前記連続的提供スケジュールに従って前記アクティブフローのパケットを前記共用のリソースに転送するための、前記キューイングメカニズムと前記スケジュールリングメカニズムとに結合された伝送メカニズムであって、前記パケットが前記共用のリソースに転送されると前記トラフィック成形装置の後続操作のために未決状態から提供状態に論理的に変換される、パケット交換通信システム。

【請求項2】 パケット交換通信システムにおいて、時分割多重された複数のフローからなるパケットに、それぞれのフローのための個々のネットワークトラフィックコントラクトに実質的に従って連続的なタイムスロットの間前記システムの共用のリソースに連続的にアクセスすることを許可するトラフィック成形装置であって、前記トラフィックコントラクトが前記フローのためにそれぞれ名目上のレート及び特定の厳密性を有する関連するトレランスを確立し、前記トラフィック成形装置が、それぞれのキューにおけるアクティブフローの未決のパケットを組織するためのキューイングメカニズムを含み、前記キューのそれぞれは待ち行列の順番の先頭にある最も古い未決のパケットを有し、

前記キューイングメカニズムに結合し、それぞれのフローの最も古い未決のパケットを、このようなフローのための各ネットワークトラフィックコントラクトに従って

選択された時間に提供するようにスケジュールするためのスケジュールリングメカニズムを含み、前記スケジュールリングメカニズムは比較的高い優先カレンダーキュー及び比較的低い優先カレンダーキューを有し、

コントラクト上確立された名目上のレートに対して比較的厳しいトレランスを有するフローのパケットが前記高優先カレンダーキューにスケジュールされ、及びコントラクト上確立された名目上のレートに対して比較的緩慢なトレランスを有するフローのパケットが前記低優先カレンダーキューにスケジュールされ、これによって、あらゆるスケジュールリングの衝突は、前記高優先キューによる前記アクティブフローのパケットへの連続的供給スケジュールの実施を遅延させながらこのような衝突の解消によって生じた遅延を比較的緩慢なトレランスを有するフローに分配することによって解消され、

前記高優先カレンダーキューが、前記スロットのうちの1つの順番に対する精度に対して比較的厳しいトレランスを有するフローのパケットのスケジュールリングを調整するために、比較的精密な分解を有し、

前記低優先カレンダーキューは、比較的緩慢なトレランスを有するフローのパケットのより正確でないスケジュールリングを調整するための粗い分解を有し、

前記キューイングメカニズムと前記スケジュールリングメカニズムとに結合された、前記連続的提供スケジュールに従って前記アクティブフローのパケットを前記共用のリソースに転送するための伝送メカニズムであって、前記パケットが前記共用のリソースに転送されると前記トラフィック成形装置の後続操作のために未決状態から提供状態に論理的に変換される、

パケット交換通信システム。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明は、パケット交換式通信ネットワーク、特に指定されたトラフィック記述子に適合するために、そのようなネットワークまたはネットワーク要素内のキューイングポイントにおいて時間多重パケットのフローを生じさせるトラフィック成形に関する。

【0002】

【従来の技術】

A. トラフィックコントラクト／定義

パケット交換式通信ネットワーク上で現在動いている殆どのアプリケーションは、ネットワークから偶然得る帯域幅が如何なるものであっても満足して動作できる。何故なら、それらのアプリケーションでは「弾性」帯域幅が条件となっているからである。これらのアプリケーションをサポートするこの種のサービスは、インターネットの世界では「ベストイフォート」サービスとして、または広帯域ISDN/ATMの世界では「アベイラブルビットレート」(ABR)として知られている。

【0003】しかし、拘束 (bounded) ジッター、即ち拘束パケット遅延変動 (一般にATMの関連ではセル遅延変動と呼ばれる) を提供するネットワークサービスに対しての要求が増している。例えば、この種のサービスは、回路エミュレーションおよび映像などのリアルタイムなアプリケーションにおいて必要となる。インターネットがこのような要求に答えるか否かまたどの様にしているかは明確ではないが、広帯域ISDN/ATMの分野では、ユーザーネットワーク折衝型トラフィックコントラクトの概念を導入することで応えている。

【0004】知られているように、ユーザーネットワークATMコントラクトは、トラフィックのパラメータ、トレランス、およびサービス要求の質などを含むトラフィック記述子によって定義される。関連するトラフィッククラス

ABR
決定ビットレート (Deterministic Bit Rate: DBR)
統計的ビットレート (Statistical Bit Rate: SBR)
対応する名称はないが、検討中
対応する名称はないが、検討中

【0006】仮想回線 (VC) コネクションまたは仮想パス (VP) コネクションのためのATMサービスコントラクトは、コネクションのサービスレートを記述するパラメータを複数含むことができる。これには、ピークセルレート (PCR)、維持可能 (sustainable) セルレート (SCR)、固有 (intrinsic) パーストレランス (IBT)、最少セルレート (MCR) が含まれる。これらのパラメータの全てが個々のコネクションまたは個々のサービスのクラスに関連があるわけではないが、それらがサービスコントラクトの黙示的または明示的に指定された要素である場合、それらは重視しなければならない。VCコネクションが、下記の議論の中心となっているが、VPコネクションもそのように特定できることが分かるであろう。ATMコネクションのためのデータ転送単位は、通常「セル」と呼ばれる。しかし、本明細書では、データ転送単位を表すのに時として「パケット」という語が使用されている。これは、「パケット」という語は、本革新技術のより広い概念の幾つかにふさわしいより一般的な用語であるからである。

【0007】ITU-T勧告1.371で指定されたジェネリックセルレートアルゴリズム (GCRA) は、ト

ックパラメータの各々について適合定義 (conformance definition) が特定される。したがって、ATMサービスは、サービスの質 (QoS) の目標値と多重方式の異なる組み合わせをサポートするために、これらのトラフィックパラメータとそれらに対応する適合仕様を用いることができる。

【0005】部分的にオーバーラップするATMトラフィッククラスは、インターナショナル・テレコミュニケーション・ユニオン (ITU-T) の通信標準化部門と、ATMフォーラムによって定義されている。幾つかの例では、本質的に同一の属性 (attribute) を有するトラフィッククラスに対してこれらの2つのグループは異なる名称を付けており、下記の名称変換テーブルは現在使われている等価の対応名称を示す。

ATMフォーラムトラフィッククラス

ABR
一定ビットレート (Constant Bit Rate: CBR)
可変ビットレート (Variable Bit Rate: VBR)
リアルタイム可変ビットレート (Real time Variable Bit Rate: rt-VBR)
非指定ビットレート (Unspecified Bit Rate: UBR)

ラフィック記述子との適合についてパケットまたはセルのフローをテストするのに非常に適している。このようなテストを行うために、GCRAは、出力 (emission) 間隔 (即ち、フローレートの逆数) とトレランス ϵ についての仕様を必要とする。実際には、このトレランスは、コネクション、コネクションセットアップパラメータ、またはサービスの種類などの種々の要因に依存するであろう。後で分かるように、GCRAはブル関数として採用でき、コネクション上の固定サイズのパケットまたはセルのフローの場合、GCRA (出力間隔、トレランス) は、もしフローがピークレートに従っていれば偽 (false) であり、フローが最少レートに従っていれば真 (true) である。例えば、もしGCRA ($1/PCR$, ϵ_{PCR}) が偽であれば、セルのソースはPCRに従う。同様に、もしGCRA ($1/MCR$, ϵ_{MCR}) が偽であれば、コネクションまたはフローはMCRに従う。後で分かるように、「出力間隔」は「セルレート」の逆数である。

【0008】DBRトラフィックコントラクトは、コネクションが行われている間、一定量の帯域幅をコネクションに対して継続的に利用できることを予測してコネク

ションを確立するソースには適切である。従って、ネットワークがDBRコネクシオンに委ねる帯域幅は、PCR値によって特徴づけられる。さらに、そのようなコネクシオンでのセルまたはパケットのフローは、もしそれがGCRA ($1/PCR$, τ_{PCR}) に適合していれば、トラフィックコントラクトを遵守している。一方、SBRトラフィックコントラクトは、SCRと τ_{IBT} およびPCRと τ_{pcT} の通知された選択を考慮に入れた既知のトラフィック特性を有するアプリケーションに適している。SBRまたは r_t -SBRフローは、もしそのフローがGCRA ($1/PCR$, τ_{PCR}) だけでなく、GCRA ($1/SCR$, τ_{IBT}) にも適合する場合、そのトラフィックコントラクトを遵守している。

【0009】前述したように、ABRトラフィックコントラクトは、予約されていない帯域幅を使用した結果として生じる情報転送レートにおける動的な変化を許容できるアプリケーションに適している。PCRとMCRは、そのようなコネクシオンを確立するソースによって指定され、これらのパラメータはネットワークとの折衝の対象となる。したがって、ABRコネクシオンについて利用できる帯域幅はMCR (零でもよい) と、定義された割り当てポリシーにより、予約されていない帯域幅をABRコネクシオンの間で共用することによって生じる可変セルレートとの和である (即ち、ソースがその指定されたMCRを上回って受信する帯域幅は、折衝されたPCRだけでなく、ネットワークポリシーにも依存する)。ネットワークからのフィードバックにより、ソースアプリケーションは、ABRコネクシオンに対してセルまたはパケットを送るレートを動的に調整することができる。ABRフローは、GCRA ($1/MCR$, τ_{MCR}) に適合していれば、常にトラフィックコントラクトを遵守しており、GCRA ($1/PCR$, τ_{PCR}) に適合していなければ、常に非遵守である。MCRとPCRの間の領域における適合性は、ABRフィードバックに依存し、従って動的に決定される。

【0010】UBRトラフィックコントラクトは、ABRコントラクトに類似しているが、UBRコントラクトは、MCRの仕様に順応できず、また動的な適合定義を有しない。したがって、UBRフローは、もしそれがGCRA ($1/PCR$, τ_{PCR}) に適合していれば、トラフィックコントラクトを遵守している。

【0011】B. トラフィック成形

ITU-T勧告1.371は、トラフィックを下記の点に関し、トラフィック記述子に適合させるためにネットワーク要素でのトラフィックの再成形の可能性について言及している：

【0012】「トラフィック成形は、QoSの目標値を満たしながらネットワーク効率を改善するため、または後続のインターフェースでの適合を確保するために、VCCまたはVPC上のセルストリームのトラフィック特

性を変更して、これらのトラフィック特性の要求される変更を達成するメカニズムである。トラフィック成形は、ATMコネクシオン上のセルシーケンスの完全さを維持しなければならない。成形はセルフローの特性を変更し、その結果、セルの平均転送遅れを増加させるものである。

【0013】トラフィック成形の例は、ピークセルレートの低減、バースト長さの制限、セルの時間間隔を適切にすることによるCDVの低減、およびキューサービス方式である。

【0014】トラフィック成形を行うか否か、またそれをどこで行うかはネットワークオペレータの選択による。例えば、ネットワークオペレータは好適なUPC/NPC機能とともにトラフィック成形を行うことを選択できる。

【0015】分離したセルフローまたは集散的セルフローに関してトラフィック成形を行うことはオペレータが選べるオプションである。

【0016】したがって、如何なるATMコネクシオンに対してもトラフィック成形を行うことができる。

【0017】ネットワークオペレータ/サービスプロバイダが利用できるオプションには以下のものがある：

【0018】a. 成形なし

・如何なる成形機能も用いることなく、ネットワーク出口における適合性を確保しながらネットワーク入口における適合セルの任意のフローを許容できるようにネットワークの寸法又は次元(dimension)を決める。

【0019】b. 成形あり

・入口における適合セルの任意のフローが、QoS目標値を満たしながらネットワークまたはネットワークセグメントによって運ばれるようにネットワークの寸法を決めるとともに動作させ、出口における適合テストを満たすようにトラフィックの出力成形を行う。

・ネットワークまたはネットワークセグメントの入口におけるトラフィックを成形し、QoS目標値およびネットワークまたはネットワークセグメントの出口におけるその後の適合テストを満たすとともに、成形によって得られたトラフィック特性にしたがってリソースを割り当てる。

【0020】また、ソースによってまたはUNIにおいて発生されるセルが、使用されるATCに関する折衝トラフィックコントラクトに適合していることを確実にするために、顧客の装置内、またはソースにおいてトラフィック成形を使用してもよい (5.5章参照)。」ITU-T勧告1.371、6.2.5章。

【0021】C. リアルタイムおよび非リアルタイムコネクシオンのためのスケジューリング/現存のツールおよび技術

知られているように、もし「ベストイフォート」のインターネットサービスまたはABR ATMサービスを探

10

20

30

40

50

用するアプリケーションの間で帯域幅が「フェア」に分割されない場合、種々の好ましくない現象が生じるであろう。

【0022】現在、殆どのATMスイッチではFIFOキューイングが実施されている。しかし、FIFOキューイングは、ABRトラフィックに使用した場合、異常な挙動を示す。また、FIFOは、正しく行動しているユーザーを誤って行動しているユーザから保護できない（アイソレーションを提供しない）。このような欠点のため、重み付けフェアキューイングなどの非FIFOキューイングメカニズム、またはラウンドロビンのようなフェアキューイングに近似した方式がしばしば提案される。

【0023】非弾性的帯域幅を要求する種類のサービスは、時として、データが拘束ジッター（即ち、セルまたはパケットの遅延変動が制限されていること）を伴ってネットワークを介して伝送されることを要求する。知られているように、リアルタイムストリームに対して拘束ジッターを提供するために重み付けフェアキューイングを使用することができる。さらに、仮想クロックの密接に関連したメカニズムを使用するこのようなシステムのために試験済の遅延制限を提供できる。

【0024】したがって、弾性（ベストイフォート／ABR）サービスと非弾性（またはリアルタイム）サービスの何れもがフェアキューイングおよび関連するアルゴ

$$VT(f, 0) = 0$$

$$VT(f, j+1) = \max \{ \text{到着}(f, j+1), VT(f, j) \} + \text{長さ}(f, j+1) / \text{レート}(f) \quad (1)$$

但し、 $VT(f, j)$ はフロー（仮想回線） f のパケット j に関連する仮想終了時刻であり、到着 (f, j) はフロー f のパケット j の到着時刻であり、長さ (f, j) はフロー

$$VT(f, 0) = 0$$

$$VT(f, j+1) = \max \{ \text{システム仮想時刻}, VT(f, j) \} + \text{長さ}(f, j+1) * \text{重み}(f) \quad (2)$$

)

但し、システム仮想時刻は、パケット $(f, j+1)$ が到着する時刻において提供される（出力される）パケットに関する仮想時刻である。

【0028】ATMの場合、セルが固定サイズ（例え

$$VT(f, j+1) = \max \{ \text{到着}(f, j+1), VT(f, j) \} + \text{定数}(f) \quad (3)$$

【0029】自己計時型重み付けフェアキューイングの

$$VT(f, j+1) = \max \{ \text{システム仮想時刻}, VT(f, j) \} + \text{定数}(f) \quad (4)$$

【0030】即ち、仮想クロックまたは自己計時型重み付け型フェアキューイングを実施するATMキューイングポイントは下記のステップを行う。

1) VCについての現在の仮想時刻 (a) と、セルの到着時刻 i とシステム仮想時刻 ii の何れか (b) との間の最大値を計算し、

2) 上記ステップ1の結果に、帯域幅のVCの占有率を表すVC毎の定数を加え、

3) ステップ1と2によって指定した仮想タイムスタンプの値が増加する順序でセルを提供（それらを送信）す

リズムを使用することによって利益を受けることが知られている。

【0025】1. 重み付けフェアキューイングおよび仮想クロック

フェアキューイングおよび関連のアルゴリズム（例えば、フレームベースのフェアキューイング、欠陥ラウンドロビンなど）はパケットまたは他のデータ転送単位（例えば、ATMセルはここでの議論においてはパケットである）のシーケンスに対して作用する。ATMの場合、これらのシーケンスはVCIまたはVPIの何れかによって認識され、この認識に適したインターネットのプロトコルは＜IPアドレス、プロトコル、ポート＞トリプル（IPv4）またはフロー識別子（IPv6）に基づくものである。自己計時型重み付けフェアキューイングおよび仮想クロックの何れにおいても、パケットはタイムスタンプによって順序づけられる（ソートされる）（ラウンドロビンなどの方式はタイムスタンプによってパケットの順序づけに対して近似を行う）。これらのタイムスタンプは仮想終了時刻を表し（またはパケットの仮想開始時刻を同様に表す）、開始時刻を得るとともに、パケット長に、特定のパケットシーケンスに対しての帯域幅の割り当てを表す重みを掛けることによって得られるオフセットを加えて計算される。

【0026】より詳細には、仮想クロックの場合、仮想終了時刻は下記のように計算される。

f のパケット j の長さである。

【0027】自己計時型重み付けフェアキューイング

は、下記式に従って仮想終了時刻を指定する。

ば、53バイト長）であるため、パケット長は一定である。したがって、式（1）および式（2）の最右項は、フロー毎の定数になる。仮想クロックの場合、式を下記のように単純化できる。

$$VT(f, j+1) = \max \{ \text{到着}(f, j+1), VT(f, j) \} + \text{定数}(f) \quad (3)$$

場合、式を下記のように単純化できる。

$$VT(f, j+1) = \max \{ \text{システム仮想時刻}, VT(f, j) \} + \text{定数}(f) \quad (4)$$

る。

【0031】2. 優先権

一つのトラフィッククラスに他のものより高い優先権を与えるということは、もし高い優先順位を有するトラフィッククラスが転送の準備のできたセル群を有していれば、これらのセル群は、常に優先順位の低いトラフィッククラスのセルに優先して伝送される。

【0032】優先権のメカニズムは先制的（preemptive）であることも非先制的であることもできる。この用語はオペレーティングシステムの文献から由来してい

る。非先制的優先権メカニズムは、スケジューリング時刻において対象物（オペレーティングシステムの世界ではプロセスであり、ATMの世界ではVC）に対して優先順位を与え、対象物はそれが提供されるまでこの優先順位を維持する。他方、先制的優先権メカニズムは、対象物が提供されるのを待っている間に対象物の優先順位を変えることができる。例えば、先制システムでは、

「このVCを優先順位3でスケジュールする」と言うことはできるが、もしそれが200マイクロ秒の間に提供されない場合には、その優先順位が2に上げられる。

【0033】3. 作業維持および非作業維持キューイング

「作業維持 (work conserving)」という用語は、作業が作られることもないし破壊されることもない任意のキューイングシステムを示すために時々使用される。この用語と一致して、待機セルが与えられた時、常にセルを出力リンクに伝送するスイッチは、「作業維持スイッチ」である。純粋なFIFOを採用するスイッチ、重み付けフェアキューイングまたは仮想クロックスケジューリングアルゴリズムは全て作業維持型である。これに対し、非作業維持型スイッチは、セルが転送のために待機していても、セルを送信しないことを選択できる。後で分かるように、これを行う方法は、特定のセルを伝送する前に現時刻がそのセルに関連したタイムスタンプに等しいか大きくなるまで待つようにスイッチをプログラムすることである。

【0034】作業維持スイッチは、伝送リンクを完全に利用しようと試みるが、必ずしもバーストを除いたり、阻止したりしない。これに対し、非作業維持スイッチは、より厳しい適合テスト（即ち、より小さい ϵ を有するGCRA）を満たすようにトラフィックを再成形するためにセルを戦略的に遅延させることができる。さらに、所定のコネクションに指定された量のバッファリングが割り当てられるだけの非作業維持スイッチは、割り当てられたバッファ空間をオーバーフローするセルを捨てるかもしくはそれにタグを付けることによってポリシーリング (policing) 機能（ITUではUPC/NPCと呼ぶ）を行う。非作業維持キューイングシステムの例は、仮想時間は実時間よりも速く過ぎる（立ち往生するか、非作業維持状態になる）ことが許されない仮想クロックアルゴリズムを改造したストールド (stalled) 仮想クロックである。

【0035】4. カレンダーキュー

カレンダーキューは、アクションを時間順に並べたリストで、各アクションは、実時刻がそのアクションに関連する時刻と等しいかそれを越えた時にキューから取り出されて実行される。時間間隔が制限されたカレンダーキューは、「タイムホイール (time-wheel)」または「タイムライン (time-line)」として知られている線型アレーとして表すことができる。タイムホイールはバケットに対す

る事象をポインタに対して相対的に割り当てるもので、ホイールサイズを算術モジュロとして使用してバケットインデックスが計算される。これらのデータ構造は、キューイングメカニズムとして文献で良く知られている。タイムホイールでは、絶対時刻は、現時刻（実時刻）に対するオフセットとして表され、アレー中の各要素は、それらが属するバケットに対して指定された時刻に実行すべき一つ以上のアクションを（典型的には、リンクされたリストの形態で）含むバケットである。そのようなタイムホイールのバケットの何れのものも空であることができる、即ちそれに関連する事象を有しなくてもよい。

【0036】各タイムホイールについて、二つの重要な時間 $t_{earliest}$ と t_{latest} があり、これらはアレー中のアクティブエントリについてのヘッドポインタおよびテイルポインタに対応し、 $t_{earliest}$ は、提供すべき次のエントリ（例えば、バケットまたはセル）の時刻であり、 t_{latest} は、スケジュールされた事象を含む最新の（時間的に最も遠い）バケットに関連する時刻である。 $t_{earliest}$ と t_{latest} の間の差はタイムホイールの長さ b から1を引いた長さを越えることはできない。これは、時間がモジュロ b を維持していることにより、そして、 $b-1$ を越えるオフセット（仮想クロックまたは重み付けフェアキューイングにおいてそれぞれレートまたは重みの何れかを掛けたバケット長）が無いことを確実にすることによって確実にされる。OC-3の速度（149.76 Mbps - SONET ペイロードレート）で動作するATMリンクの場合、リンク上に秒当たり約353208セルが存在する。したがって、もし64 Kbps（音声電話の速度）のフロー（AALタイプ1が使用される場合には、毎秒約174セル）が、サポートすべき最も遅い速度のコネクションで、最も遅い速度に対する最も早いサポートされた速度の割合は2029、切上げると2¹¹となる。この割合は、実時刻を計算する間に加算される最大オフセットである。したがって、長さが2030（2の冪乗への切上げを考慮にいと2048）のタイムホイールは、64 Kbps から完全なOC-3リンクの速度までの間の速度の回線に関連する実時刻をコード化するのに充分である。

【0037】タイムホイールアレーの長さは、アレー要素が2以上のタイムオフセットを含むことができるようにすることによって減少できる。例えば、もし上記のタイムホイールが2048要素から256要素に減少された場合、各バケットはその中にマップ化した8個のタイムオフセットを有するであろう。複数オフセットに及ぶ単一のバケット内のアクションは、狂った順番で行われるかも知れないが、バケットの間ではアクションは順番どおりになるであろう。これにより、カレンダーキュー内のアクションの順序付けの精度が低下するという犠牲を払って、そのようなタイムホイールに割り当てる必要が

あるメモリの量を減少できる。

【0038】D. 複数出力チャネル上での時間多重フローのためのトラフィック成形

時間多重化されたパケットまたはセルのフローをそれらのトラフィックコントラクトに適合させるのに必要な何れのトラフィック成形は、異なった出力チャネルのためのフローを相互に分離するのに必要な切り替えまたはルーチング動作が完了した後で実施するのが好ましい。これにより、マルチプレクサのスループット効率を最適化できる。

【0039】しかし、以前の出力待機ATMスイッチは一般に、FIFO（先入れ、先だし）出力バッファを採用していた。これらのバッファはそれらを通過するフローの何れのものの再成形の制御に関与できない。その代わり、これらのバッファから出力されるVC毎の時間多重フロー（per-VC time multiplexed flows）は、本質的にそれらの中にロードされる入力フローの時間多重複合物である。勿論、これらの出力フローは、バッファの固有待ち時間のために入力フローに対して時間的に遅延される。また、もし異なるフローのデータ転送制限の間でスケジューリングの衝突が発生した場合にはこれらの出力フローの一つ以上のもののセル遅延変動（CDV）が増加するであろう。何故なら、これらの干渉は、所謂「伝送衝突」を引き起こすからである。

【0040】後で分かるように、CVDの増加は、比較的トレランスが厳しいDBRトラフィックのようなトラフィックの場合、特にやっかいなものである。したがって、もしソースとデスティネーションの間の各ホップが、上記の形式の単純なFIFO出力キューを含む場合、その指定されたトレランス内での適合性を確保するために、このCDVに敏感なトラフィックが作ることができるホップの数を制限することが必要になるであろう。

【0041】したがって、時間多重出力の送出のために複数入力から複数出力へトラフィックを送る、ATMスイッチまたはその他のルーターのためのより効率的でより効果的なトラフィック成形メカニズムとプロセスに対するニーズがあることは明らかである。

【0042】

【発明が解決しようとする課題】本発明は、複数物理層にサービスを提供する出力リンクを有するフロー毎出力待機ルーチングメカニズムにおけるレート成形を提供するものである。

【0043】

【課題を解決するための手段】本発明の第1の態様は、パケット交換通信システムにおいて、時分割多重された複数の一定ビットレートフローからなるパケットに、それぞれのフローのための個々のネットワークトラフィックコントラクトに実質的に従って連続的なタイムスロットの間前記システムの共用のリソースに連続的にアクセ

スすることを許可するトラフィック成形装置であって、それぞれの待ち行列の中のアクティブフローの未決のパケットを組織するキューイングメカニズムを含み、それぞれの待ち行列は待ち行列の順番の先頭に最も古い未決のパケットを有し、前記キューイングメカニズムに結合し、それぞれのフローの最も古い未決のパケットを、このようなフローのための各ネットワークトラフィックコントラクトに従って選択された時間に提供するようにスケジューリングするためのスケジューリングメカニズムを含み、前記スケジューリングメカニズムは、比較的高い及び比較的低いコントラクト上特定されたパケット出力レートに有するフローのパケットの間でのあらゆるスケジューリングの衝突をそれぞれ前記高い出力レートフローのパケットを先に提供して優先的に解消することにより、前記アクティブフローのパケットに連続的提供スケジューリングを課す一方このような衝突の解消によって生じた遅延を低出力レートフローに優先的に分配するための規定をそれぞれ含み、及び、前記連続的提供スケジューリングに従って前記アクティブフローのパケットを前記共用のリソースに転送するための、前記キューイングメカニズムと前記スケジューリングメカニズムとに結合された伝送メカニズムであって、前記パケットが前記共用のリソースに転送されると前記トラフィック成形装置の後続操作のために未決状態から提供状態に論理的に変換される。

【0044】本発明の第2の態様は、パケット交換通信システムにおいて、時分割多重された複数のフローからなるパケットに、それぞれのフローのための個々のネットワークトラフィックコントラクトに実質的に従って連続的なタイムスロットの間前記システムの共用のリソースに連続的にアクセスすることを許可するトラフィック成形装置であって、前記トラフィックコントラクトが前記フローのためにそれぞれ名目上のレート及び特定の厳密性を有する関連するトレランスを確立し、前記トラフィック成形装置が、それぞれのキューにおけるアクティブフローの未決のパケットを組織するためのキューイングメカニズムを含み、前記キューのそれぞれの待ち行列の順番の先頭にある最も古い未決のパケットを有し、前記キューイングメカニズムに結合し、それぞれのフローの最も古い未決のパケットを、このようなフローのための各ネットワークトラフィックコントラクトに従って選択された時間に提供するようにスケジューリングするためのスケジューリングメカニズムを含み、前記スケジューリングメカニズムは比較的高い優先カレンダーキュー及び比較的低い優先カレンダーキューを有し、コントラクト上確立された名目上のレートに対して比較的厳しいトレランスを有するフローのパケットが前記高優先カレンダーキューにスケジューリングされ、及びコントラクト上確立された名目上のレートに対して比較的緩慢なトレランスを有するフローのパケットが前記低優先カレンダーキュー

にスケジュールされ、これによって、あらゆるスケジュールリングの衝突は、前記高優先キューによる前記アクティブフローのパケットへの連続的供給スケジュールの実施を遅延させながらこのような衝突の解消によって生じた遅延を比較的緩慢なトレランスを有するフローに分配することによって解消され、前記高優先カレンダーキューが、前記スロットのうちの1つの順番に対する精度に対して比較的厳しいトレランスを有するフローのパケットのスケジュールリングを調整するために、比較的精密な分解を有し、前記低優先カレンダーキューは、比較的緩慢なトレランスを有するフローのパケットのより正確でないスケジュールリングを調整するための粗い分解を有し、前記キューイングメカニズムと前記スケジュールングメカニズムとに結合された、前記連続的提供スケジュールに従って前記アクティブフローのパケットを前記共用のリソースに転送するための伝送メカニズムであって、前記パケットが前記共用のリソースに転送されると前記トラフィック成形装置の後続操作のために未決状態から提供状態に論理的に変換される。

【0045】

【発明の実施の形態】

A. 代表的な環境

図面、特に図1を参照すると、ATMスイッチ21の入力および出力ポートは、典型的には、Utopia 2インターフェースを介して1個以上の物理層に結合され、第2の好適なインターフェースを介してスイッチ制御プロセッサモジュール22に接続されている。これにより、スイッチ21は、接続された任意の物理層とデータおよびコントロールセルを交換し、また制御プロセッサモジュール22と制御セルを交換する。この標準的なプラクティスと調和して、通信チャネルは一方方向性であり、したがって、双方向通信には一組のチャネルが必要である。

【0046】スイッチ21は、入力キューからVC毎出力キューへデータおよび制御セルをスイッチングするために、スイッチングファブリック24、ファブリック制御モジュール25およびリザベーションリング26を含んでいる。これらのキュー中のセルはデータメモリ27中のデータパスに記憶され、これらの入力および出力キューはキュー制御モジュール28によって管理される。典型的には、データメモリ27は、最大で約12000セルを記憶できる容量である。データおよび制御セルフローの接続記録は、制御プロセッサモジュール22へのルーティングのための、レート基準エンジン/トラフィックマルチプレクサ31によって捕らえられる所定の形式の制御セルと共に制御メモリ29内の制御パス中に記憶される。制御RAM29は、最大で約8200の接続記録と64Kのセル記録を記憶できることが好ましい。制御プロセッサモジュール22とスイッチ21との間の相互作用は本発明の範囲を

越えているので、本明細書では記載しない。しかし、ATMスイッチの設計に詳しい人であれば、制御プロセッサは主に接続の確立および終了、並びにOAM (Operation and Maintenance) 機能を実施する責任がある。

【0047】スイッチ21のデータパスは所定のレート、例えば40MHzで同期的にクロック動作される。しかし、従来の同期パイプライン設計のプラクティスに合わせ、このクロック信号の位相は、一つのパイプラインのステージから次のステージへと転送される前に落ちつくために適切な時間をデータに与えるために、データ経路に沿った異なった点で異なった量だけ(図示しない手段により)遅延される。

【0048】標準的なプラクティスに従い、デスティネーションと通信することを望むソースは、スイッチ21が存在するATMネットワークとの折衝を、ネットワークに対してSETUPメッセージを送ることによって開始する。このメッセージは、デスティネーションを識別し、要求された接続のための関連トラフィックパラメータの全てを明示的または黙示的に指定する。もしネットワークが、これらのトラフィックパラメータ(または、ソースが受け入れることを希望しているパラメータの変形版)によって定義されるトラフィックコントラクトに委ねるための準備ができている場合には、ネットワークはSETUPメッセージをデスティネーションへ送る。そして、デスティネーションが、トラフィックコントラクトの条件に従ってソースからメッセージトラフィックを受信する準備ができていれば、デスティネーションはCONNECTメッセージをソースに返す。このCONNECTメッセージは、トラフィックコントラクトに適合するセルフローのための指定された仮想パス(VP)内の指定された仮想回線(VC)上に接続が確立されたことを確認するものである。ITU-T勧告0.2391およびATMフォーラムUNI 4.0仕様を参照のこと。これらの信号伝達プロトコルを発生させることなく、供給することにより「永久」仮想接続を確立できる。

【0049】接続が確立された後データセルが流れ始める。図2に示すように、セルの形は、スイッチ21が行う動作のためにスイッチ21を通過するにつれ変化する。マルチキャストのためにセルを複写してもよいが、下記の議論は、不必要に複雑になることを避けるためにユニキャストの動作に限定する。

【0050】図2に示すように、スイッチ21が受信する各上りのセル41は、VPインデックスとVCインデックスを含むヘッダを有している。これらのインデックスは、接続の一つのホップについての固有アドレスを定義するために組合わさる。接続は複数のホップから構成することができ、したがって次のフープのためのVPおよびVCインデックスは、図2におい

て42で示されているように、スイッチ21を通過する時にセルのヘッダーに書き込まれる。

【0051】スイッチ21は、関連するフローのためのコネクションレコードが存在する制御RAM29内のアドレスを計算するために上りのセル(図2の41)のVPおよびVCインデックスを採用する。典型的には、このコネクションレコードは、フローがスイッチ21から出ていく出力ポート(即ち、スイッチレベルでのデスティネーション)を認識するためのビットベクトル、粒状の優先権スケール(granular priority scale)上でのフローの相対的な優先順位を識別するための優先権インデックス、およびスイッチ21内のフローを唯一的に識別する回線インデックス(「Circuit Index」)を含んでいる。図2において43で示されているように、これらのコネクションパラメータはセルヘッダー内に書き込まれる。そして、セルがデータRAMメモリー29へ書き込まれ、セルに対してのポインタが複数のFIFO入力キューの適切な一つとリンクされる。なお、キューの選択は関連するフローの優先順位に基づいて行われる。

【0052】入力キュー内のキューセルのヘッダーの相対的な優先順位が、各セルタイムの間に調べられ、最も高い優先順位を有するキューセルのヘッダーが、次のアービトレーション(arbitration)セッションの間のアービトレーションのために選択される。さらに、キューセルの優先順位のより低いヘッダー(即ち、キューセルの任意の選択されていないヘッダー)の優先順位は(図略の手段により)一定量ずつ増加され、これによって、次のアービトレーションセッションにおけるアービトレーションのためにセルが選択される可能性を増加させる。したがって、優先権が高い入力キューは、優先権が低いキューよりも単位時間当たりのスループットが大きいが、優先権が低いキューは、キューセルのヘッダーの優先順位が時間とともに増加するため、遅れが制限される。

【0053】各アービトレーションサイクルは、スイッチ21の一セル時間を必要とし、したがってアービトレーションのために選択されるセルのルーティング情報は、アービトレーションに勝ったセルまたはセル群のペイロードがスイッチングファブリック24へ放出されるより1セル時間だけ前にリザベーションリング26に供給される。即ち、図2において44で示すように、リザベーションリング26とスイッチファブリック24によって受信されるセルは、次のアービトレーションサイクルのためのセル(即ち「現在セル」)のヘッダーから構成されており、これに前のアービトレーションサイクルでアービトレーションに成功したセル(即ち「前のセル」)のボディまたはペイロードが続いている。したがって、セルボディがファブリック24に到着すると、これらのセルをそれらの出力ポートデスティネーションにそれぞれ送るためにファブリックがファブリック制御装置2

5によって既に構成されている。

【0054】図示の実施の形態では、アービトレーションおよびルーティングのためにセルが4ビット幅のニプルに分解される。この後(スイッチングプロセスのテストを行うために提供されるであろう「アイドルセル」を除き)、セルが再び組み立てられ、(a)スイッチ21の適切な出力ポートへの時間的にスケジュールされた転送のため、および/または(b)制御プロセッサモジュール22への転送のために、データバス、制御バス、またはその両方においてキューに入れられる。スイッチ21の出力ポートへのセルの時間的にスケジュールされた転送が本発明の中心であり、以下これについて更に述べる。一方、セルの分解と再組立、テストプロセス、および制御プロセッサ22のRM(Resource Management)およびOM(Operation and Maintenance)セルとの相互作用は深く考える必要のない付随的なトピックである。

【0055】図3を参照すると、スイッチ21はスイッチングファブリック24の出力側、即ち送信側でファンアウトしていることが分かるであろう。したがって、スイッチ21の一つの出力チャネルのみが示されているが、このチャネルは他のチャネルを代表するものであることが分かるであろう。

【0056】図示のように、スイッチングファブリック24からのセルボディおよびそれらの関連する回線インデックスを受け入れるためにフィルセルモジュール51を設けることが好ましい。スイッチングファブリック24の出力側の「有効セル時間」は、通常のセルタイムの「k」増速ファクターに対する割合によって決定される。したがって、例えば、もし通常のセル時間が113クロックサイクル/セルである場合、スイッチングファブリック24の出力側での有効セル時間は、 $k=2$ であれば、56.5サイクル/セルである。

【0057】有効なセルが受信された時、フィルセルモジュール51は、典型的に、セルをデータメモリ27へ書き込むためのデータ構造についてのリンクされ番号の付けられたフリーリスト52から出力されるセル構成を用いる。このため、フィルセルモジュール51は、要求に応じて、フリーリスト52の一番上からセル構成を読み出すためのフッチステートマシン53を含んでいることが好ましい。これにより、フィルセルモジュール51は、セルフロー制御ユニット55にセルの到着を知らせるために送る「到着」メッセージへ、セルについての回線インデックスと、データメモリ27内のセルの位置についてのポインタを挿入することができる。回線インデックスにより、フロー制御ユニット55は、制御メモリ29内のコネクションレコードからセルが属するVCまたはフローを突き止めることができる。そして、セルフロー制御ユニット55はフローのトラフィック成形状態をチェックできる。フロー制御ユニット55がこれら

の制御セルを認識し、またそれらがデータバス、制御バス、またはその両方においてキューに入れられているか否かを決定できるようにするためにOAM/RMリコグナイザ57を設けるのが有利である。

【0058】トラフィックコントラクトコンプライアントフローのセルのためのメモリポインタは、セルフロー制御ユニット55がキュー制御ユニット58へ送る「addCell」メッセージに応答してVC毎のキュー内に入れられる。各addCellメッセージは、それが属するセルおよび関連するフローまたはVCのための回線インデックスを識別する。また、addCellメッセージは、セルがデータバス、制御バス、またはその両方においてキューに入れられるべきか否かを示す。セルが適切にキューに入れられると、新たにキューに入れられたセルを、それが属するVCについて将来行われるレート成形演算の間に考慮すべきことをフロー制御ユニット55に通知するために、キュー制御ユニット58がフロー制御ユニット55に「added」メッセージを返す。

【0059】キュー制御ユニット58が、それぞれのキューにセットされている深さ制御の制限に関するVC毎の長さの長さをモニターするのが有利である。これにより、制御ユニット58は、VC毎のキューが過剰に長くなった時、ABRフローに対してのコンゲestion制御動作を開始することができる。また、制御ユニット58は、トラフィックコントラクトを越えているフローを特定し、そのような適合しないフローのセルを削除するかまたは記録するための適切なポーリング機能（図示略）を動作させることができる。

【0060】アドミッションコントローラ61は、キュー制御ユニット58から返される「added」メッセージを監視し、スケジューラ62に、空でないVC毎のキューのためのキューセルのヘッドがスケジュールされた時刻に転送されるようにカレンダキュー63上に組み入れる。スケジューラ62は、カレンダキュー63上へのキューセルのヘッドの組入れを、それらのためにスケジューラ62が計算するそれぞれの仮想終了時刻VT(f, j+1)（または「仮想開始時刻」）に従って行うために、VC毎の仮想クロックを採用している。

【0061】カレンダキュー63は、スケジュールされたセルがスケジュールされた時刻よりも前に伝送のために放出されることを阻止するため、システムの「実時刻」と「現在時刻」を追跡する。即ち、スケジューラ62とカレンダキュー63は、ストールド仮想クロックを提供し、このため伝送することがスケジュールされたセルは、システムの実時刻が各々の伝送時刻に達した時のみに、伝送のために放出される。図示のように、カレンダキュー63によって伝送のために放出されたセルを有するコネクションは、伝送リスト65上の伝送の準備ができているセルを有するコネクションのリンクリストに

リンクされる。

【0062】カレンダキュー63はフロー制御ユニット55に対して、任意の所定のコネクション上での伝送のためにセルを放出するか否かを知らせる。すると、フロー制御ユニット55は、もし所定のコネクションのためのVC毎のキュー上の次のセル（もしあれば）についてのリファレンス（即ち、キューセルの新しいヘッド）を要求し、アドミッションコントロール61に、このリファレンスをスケジューリングのためにスケジューラ62に対して認めるべきことを通知する。これにより、アドミッションコントロール61はカレンダキュー63との閉ループ通信に効果的に関与し、スケジューリングを認めたキューセルのヘッドが、VC毎のキュー内の他の全てのセルの除外に対して認められることを確実にする。したがって、カレンダキュー63は、一つ以上の時間制限されたタイムホイール、または「タイムライン」66を採用することによって実施できる。これらのタイムホイールのタイムスパンは、少なくともシステムがサポートするように設計された最低周波数のフローの周期と同じ程度にして時間ラップ（time wrap）によって引き起こされる曖昧さを阻止しなければならず、好ましくは2倍とし、これにより相対時刻を2の補数演算を使用して比較できる。

【0063】B. 固定ビット長データ転送リミットのフローの成形による指定されたピークフローレート
ストールド仮想クロック伝送制御は、出力待機ルーチングメカニズムからのATMセルなどの固定ビット長データ転送単位の時間多重フローを、DBR/CBR ATMサービスのためのPCRなどの指定されたピークのデータ単位のフローレートに成形するのに非常に適していることが分かる。前述したように、所定の出力ポートに送られるフローのデータ転送単位は、送りだされた後、フロー毎キューに入れられる。これらのキューの先頭にあるデータ転送単位は、スケジューラ62によってタイムラインカレンダキュー63に組み込むことがアドミッションコントローラ61によって認められる（他の全ての転送単位は除いて）。そして、スケジューラ62は、これらのキュー転送単位のヘッドに関してフロー毎仮想クロック演算を行い、それらの各々の理論的終了時刻VT(f, j+1)または各々の理論的開始時刻に従ってカレンダキュー63から放出するようにスケジュールする。

【0064】実時刻は、成形された時間多重出力トラフィックが出力リンク71の帯域幅を本質的に満たすことができる速度でタイムライン63上で増加させるのが有利である。思い出されるように、スケジューラ62が各フローのキューメンバーのヘッドをマップ化することができる分解可能なタイムスロットの最大数は、これらのフローの最低許容周波数に対する最高許容周波数の比に基づく。したがって、実時刻がバケット毎にセルレート

の論理的倍数で増加される。

【0065】タイムライン63についてのリファレンスである現在の実時刻より前であるか等しい時刻を表すタイムスロットに存在するデータ転送単位は、伝送のために選ばれる資格が有り、したがって、前述のようにして転送リスト65にリンクされる。しかし、タイムライン63の遅いタイムスロットに関連するタイムスロットに存在するデータ転送単位は、システムの実時刻がこれらのタイムスロットに到達するのに充分なだけ進むまで待ちの状態になる。ロールオーバーによる曖昧さを避けるために、タイムライン63は、以前にスケジュールされたデータ転送リミットに対する全てのリファレンスを、次のスキャンを見越して後からスケジュールされた転送単位に対しての任意のリファレンスが挿入される前に各タイムスロットから除去される。

【0066】上記の構成は、適合するDBR/CBR ATMフローをそれらのトラフィックコントラクトによって指定されるPCRに効果的に成形するが、これらのフローのセル遅延変動(CDV)をそれらのトラフィックコントラクトの τ_{PCR} パラメータに適合させる上での助けにはならない。

【0067】C. 相対CDVを最少化するための複数優先レベル

本発明によれば、異なった周波数のフローによってATMスイッチの出力ポートなどの多重化ポイントへ供給されるデータ転送単位に優先権を与え、周波数が高いフローのデータ転送単位に、これと衝突する可能性がある周波数の低いフローのデータ転送単位よりも高い伝送優先順位が与えられる。図3に示すように、この伝送優先権は、ストールド仮想クロックスケジューリングメカニズム63などによるスケジューリングが許可されたデータ転送単位を、これらのデータ転送単位が属するフローの周波数に基づき、優先順位で並べられた複数のタイムライン66a-66eまたは出力FIFOキューの一つまたは他のものへと導くことによって実施される。例えば、ATMスイッチの場合、5つの異なった周波数依存/サービス種類依存の出力優先順位で実施することが推奨される。この優先順位には、(1)出力リンクの最大レートの少なくとも1/16の折衝された出力レートを有するフローからのセルに対しての最も高い優先順位、(2)出力リンクレートの1/16~1/256の範囲の折衝された出力レートを有するフローからのセルに対しての2番目の優先順位、および(3)出力リンクレートの1/256~1/4096の範囲の折衝された出力レート

を有するフローからのセルに対しての3番目の優先順位が含まれる。低い2つの優先権は、ゼロでない折衝されたMCRレートを有するABRコネクションに対して、およびMCRレートが零のURBコネクションとABRコネクションに対してそれぞれ設定するのが好ましい。

【0068】後から分かるように、本発明は、周波数の低いフローのCDVを実質的に増加させることなく、周波数の高いフローのCDVを効果的に減少させる。一般論として、許容できるCDVは、フローの折衝されたレートに依存して変化する。例えば、100個のセルタイムのCVDは、予期されるセル10個あたり1個の出力間隔に関しては非常に大きい、もし折衝された出力間隔がセル2029個に対して1個にすぎない場合には一般的に問題にならない。

【0069】周波数が異なるフローのデータ転送単位またはセルの伝送をスケジュールするためにカレンダーキューメカニズムを採用する場合、高周波数で優先順位の高いフローは、許容可能な低いCDVを達成するようスケジュールされ、かつ単一のセルタイムの精度に分解される必要があるが、低周波数/低優先順位のフローは、例えば、16セルタイムの精度により粗く分解できる。これは、カレンダーキュー63上のタイムスロットの数を減少できることを意味する。これにより、周波数の低いフローのキューセルのヘッダのスケジューリングには一般に必要でない精度を多少犠牲にして、カレンダーキュー63を実現するのに必要なメモリの量を減少できる。

【0070】名目上相違する一定周波数のフロー間での多重化ポイントにおける伝送の衝突の問題を解消するために提供される本発明による周波数に基づく優先順序付与の技術は、そのような多重化ポイントへセルまたはその他のデータ転送単位を供給するためのフロー毎出力キューを維持する作業を有するアプリケーションなど、フローの相対ジッターを減少させるための多くの異なったアプリケーションにおいて採用できる。

【図面の簡単な説明】

【図1】本発明を使用することが有利なATMスイッチの単純化したブロック図である。

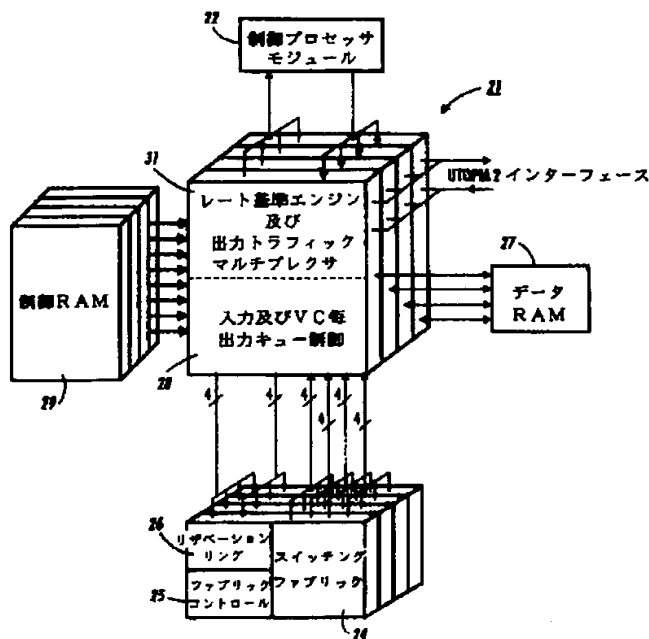
【図2】図1に示すスイッチを横切る間にATMセルがとることが好ましい種々の形を追跡した図である。

【図3】図1に示すチップの出力側、即ち送信側における代表的なチャネルのより詳細なブロック図である。

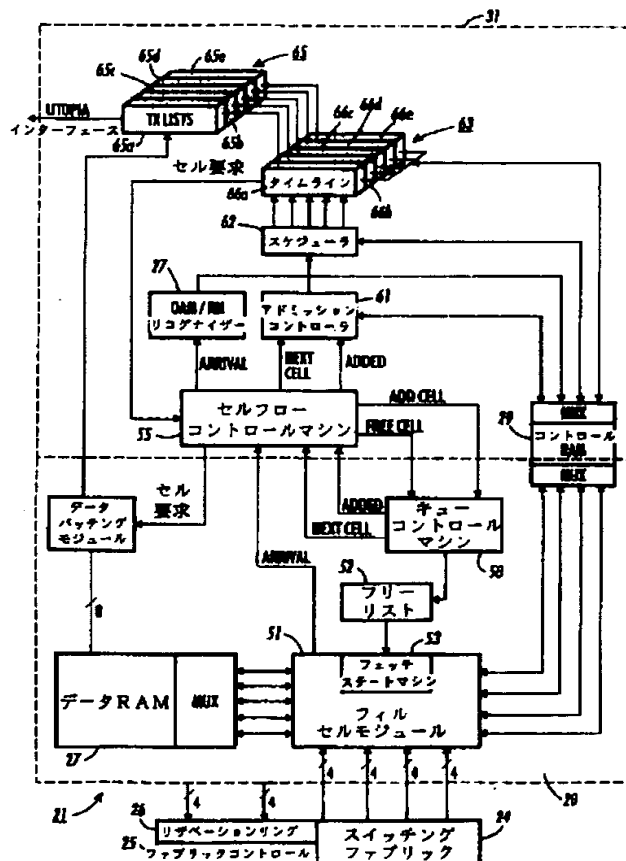
【符号の説明】

21 ATMスイッチ

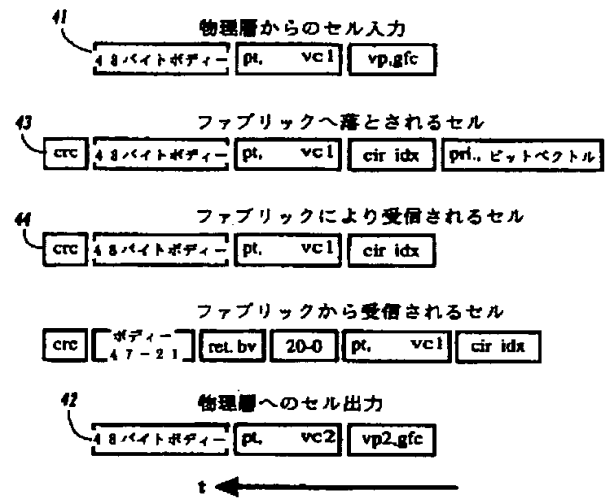
【図 1】



【図 3】



【図 2】



フロントページの続き

(72)発明者 クリストファー ジェイ. カプラー
アメリカ合衆国 02129 マサチューセッ
ツ州チャールズタウン サーティーンス
ストリート 106 アpartment 230